

2012 年度 システム LSI 設計技術研究会 学生賞受賞者 一覧

【最優秀発表学生賞】

- 受賞者：工藤 優
 - タイトル：仮想グラウンド線電圧の自動検出による細粒度パワーゲーティング制御
 - 著者：○工藤 優・宇佐美 公良（芝浦工大）
 - 発表研究会：第 158 回システム LSI 設計技術研究会（2012 年 11 月 26 日(月)～28 日(水)）

【優秀発表学生賞】

DA シンポジウム 2012 (2012 年 8 月 29 日(水)～30 日(木))

- 受賞者：Islam A.K.M Mahfuzul
 - タイトル：完全デジタル型の P/N ばらつきの自律補償回路
 - 著者：○Islam A.K.M Mahfuzul, 釜江 典裕, 石原 亨（京大）, 小野寺 秀俊（京大/JST）
- 受賞者：SinNyoung KIM
 - タイトル：Evaluation of Single-Event Vulnerability in Analog and Digital Signals of PLL based on Error-Categorization
 - 著者：○SinNyoung KIM, Akira Tsuchiya（Kyoto Univ）, Hidetoshi Onodera（Kyoto Univ）
- 受賞者：阿部 晋矢
 - タイトル：動的複数電源電圧およびフロアプラン統合化アーキテクチャを対象とした低電力化高位合成手法
 - 著者：○阿部晋矢（早大）, 宇佐美公良（早大/芝浦工大）, 柳澤政生, 戸川 望（早大）
- 受賞者：五十嵐 博昭
 - タイトル：クロックグリッチを利用した故障攻撃に対する カウンタ用いた耐タンパ AES 暗号回路
 - 著者：○五十嵐博昭, 史又華, 柳澤政生, 戸川望（早大）
- 受賞者：西澤 真一
 - タイトル：低電圧動作に向けた PN 比可変スタンダードセルライブラリの構成法とその評価
 - 著者：○西澤真一, 近藤正大, 石原亨（京大）, 小野寺秀俊（京大/JST）
- 受賞者：多和田 雅師
 - タイトル：2 コアプロセッサを対象とする正確で高速なヘテロ L1 キャッシュシミュレーション
 - 著者：○多和田雅師, 柳澤政生, 戸川望（早大）
- 受賞者：樋口 裕磨
 - タイトル：感度可変リングオシレータを用いたデバイスパラメータばらつき推定
 - 著者：○樋口裕磨, 新開健一, 橋本昌宜（阪大）, Rahul Rao, Sani Nassif（IBM）

第 157 回システム LSI 設計技術研究会 (2012 年 10 月 18 日(木)～19 日(金))

- 受賞者：秋田 大
 - タイトル：動的遅延分布の高速な見積もり手法
 - 著者：○秋田 大・安藤健太（阪大）・高橋篤司（東工大）

第 158 回システム LSI 設計技術研究会 (2012 年 11 月 26 日(月)～28 日(水))

- 受賞者：岡田 慎吾
 - タイトル：電源分配回路網の非構造メッシュ化と局所陰的 LIM による高速過渡解析
 - 著者：○岡田 慎吾・關根 惟敏・浅井 秀樹（静岡大）
- 受賞者：工藤 優
 - タイトル：仮想グラウンド線電圧の自動検出による細粒度パワーゲーティング制御
 - 著者：○工藤 優・宇佐美 公良（芝浦工大）

- 受賞者：荒木 達真
 - タイトル：高位合成における繰り返し回数未決定ループに対する投機実行手法
 - 著者：○荒木 達真・高瀬 英希・高木 一義・高木 直史（京大）
- 受賞者：小寺 博和
 - タイトル：Camellia 暗号回路に対するスキャンベース攻撃手法
 - 著者：○小寺 博和・柳澤 政生・戸川 望（早大）
- 受賞者：赤坂 宏行
 - タイトル：HDR アーキテクチャを対象とした同時実行指向スケジューリングを用いたクロック設計考慮低電力化高位合成手法
 - 著者：○赤坂 宏行・柳澤 政生・戸川 望（早大）
- 受賞者：川村 一志
 - タイトル：島内消費電力量見積もりにもとづく温度特性を考慮した RDR アーキテクチャ向け高位合成手法
 - 著者：○川村 一志・柳澤 政生・戸川 望（早大）
- 受賞者：祖父江 亮哉
 - タイトル：クロック周波数向上のための動作合成におけるコントローラ設計手法
 - 著者：○祖父江 亮哉（立命館大）・原 祐子（奈良先端大）・稗田 拓路・谷口 一徹・富山 宏之（立命館大）
- 受賞者：津森 渉
 - タイトル：フィールドテストのための温度・電圧モニタ回路構成の検討
 - 著者：○津森 渉・三宅 庸資・佐藤 康夫・梶原 誠司（九工大）・三浦 幸也（首都大東京）

第 159 回システム LSI 設計技術研究会 (2013 年 1 月 16 日(水)~18 日(木))

- 受賞者：永井 絵里子
 - タイトル：C コンパイラの算術最適化のランダムテストにおける式生成の強化
 - 著者：○永井 絵里子・橋本 淳史・石浦 菜岐佐（関西学院大）
- 受賞者：宮内 誠
 - タイトル：パワースイッチ駆動回路の自動生成と実装設計における評価
 - 著者：○宮内 誠・工藤 優・宇佐美 公良（芝浦工大）

第 160 回システム LSI 設計技術研究会 (2013 年 3 月 13 日(水))

- 受賞者：中村 駿介
 - タイトル：細粒度電源管理を考慮した基本ブロックレベル消費エネルギー推定手法
 - 著者：○中村駿介・青木康平・内田充哉・谷口一徹・富山宏之・福井正博（立命館大）
- 受賞者：安藤 健太
 - タイトル：エラー検出回復方式を用いた可変レイテンシ回路のための高速な性能見積もり手法
 - 著者：○安藤健太（阪大）・高橋篤司（東工大）

第 161 回システム LSI 設計技術研究会 (2013 年 5 月 16 日(水))

- 受賞者：城 怜史
 - タイトル：プログラム可能な素子を利用した大規模回路の自動修復手法
 - 著者：○城怜史・松本剛史（東京大学）・藤田 昌宏（東京大学/CREST）
- 受賞者：日下部 真吾
 - タイトル：ループパイプライン化における開始間隔短縮のためのデータ依存緩和技術
 - 著者：○日下部真吾・瀬戸謙修（東京都市大）

以 上